



Global Junior Challenge

Projects to share the future

Published on *Global Junior Challenge* (<https://gjc.it>)

[Home](#) > CHIP e CIOP

CHIP e CIOP

Nome della scuola: ISS Pitagora - Pozzuoli

Paese: ITALIA

Regione: CAMPANIA

Città: POZZUOLI

Link al Video di presentazione: <https://drive.google.com/open?id=1-1TONx-zGcuS9k822v3ie2DtrddEJ>

Descrizione del lavoro educativo innovativo e inclusivo: Con il termine Comunicazione Aumentativa si intendono le conoscenze, tecniche ed abilità che permettono a persone con disabilità di comunicare. Presentano una temporanea o permanente difficoltà di comunicazione che coinvolge la pedagogia, la medicina, la psicologia. La difficoltà di comunicare con gli altri ha gravi ricadute negative sul piano linguistico, nello sviluppo cognitivo e sociale. La comunicazione aumentativa alternativa può contribuire a potenziare le abilità cognitive e cognitive e la comparsa di disturbi del comportamento come la strategia di richiesta di attenzione. I potenziali benefici cognitivi che possono essere utilizzati in modo utile sono un'esperienza significativa di comunicazione che può essere utilizzata come modalità principale con cui la persona si esprime. In poi le diverse situazioni di disabilità sviluppate come la malattia laterale amiotrofica, Alzheimer, afasia grave, ecc. La proposta è interessante per le situazioni in cui si utilizzano lungo i canali tradizionali: in terapia intensiva, in lingua locale da parte di persone straniere. "Aiutamo i Bambini e le Bambine ad avere una comunicazione in ambulatorio e a scuola". CHIP e CIOP è un progetto curato dal punto di vista del design e della comunicazione. Le schede (dotate di chip RFID) ed una serie di robot umanoide NAO. Il robot propone al bambino di comunicare ed il bambino, sempre con l'aiuto del robot, propone un esempio quale attrezzo usa il falegname? Il robot è giocosa. Al termine della attività, quando lo robot viene utilizzato vengono valutate le risposte date e viene fornito un feedback stimolando in ogni caso, in modo positivo, la soluzione che utilizza 1 Arduino Mega e 1 NAO.

RFID. Node Mcu: manda sulla seriale di arduino tutto ciò che riceve dalla rete e rimanda di nuovo in rete i dati ricevuti. Arduino: riceve sulla seriale il comando di leggere le schede, ne effettua prima una validazione e poi invia i codici delle schede alla Node mcu. Abbiamo creato un nostro protocollo di schede e risposte, basandoci su quello già esistente chiamato ARASAAC per la creazione delle immagini da utilizzare sulle schede e sulle tessere "risposta". Il progetto è stato presentato alla Maker Faire 2019 ed ha avuto un notevole successo di pubblico ed operatori del settore (insegnanti di sostegno), ha avuto l'apprezzamento del Ministro della Pubblica Istruzione Fioramonti. A breve sarà avviata una collaborazione dell'ISS Pitagora e il dipartimento di CAA della ASL NA 1 di Pozzuoli al fine di sperimentare le ricadute sul campo di questo nuovo modo di applicare la CAA.

- Allegati:**
-  [Il progetto di CAA](#) [1]
 -  [La descrizione Tecnica del progetto di CAA](#) [2]
 -  [Specifica tecnica](#) [3]
 -  [Progetto illustrato al Ministro Fioramonti](#) [4]
 -  [5.jpeg](#) [5]
 -  [img-20190223-wa0008.jpg](#) [6]
 -  [img-20190306-wa0008.jpg](#) [7]
 -  [img-20190306-wa0009.jpg](#) [8]
 -  [img-20190306-wa0011.jpg](#) [9]
 -  [img-20190306-wa0012.jpg](#) [10]
 -  [img-20190306-wa0015.jpg](#) [11]
 -  [img-20190306-wa00271.jpeg](#) [12]
 -  [img-20190306-wa0010.jpg](#) [13]
 -  [img-20190223-wa0017.jpg](#) [14]

Disciplina/e Insegnata:

TECNOLOGIE E PROGETTAZIONE SISTEMI - INFORMATICA - SISTEMI e RETI

Fondazione Mondo Digitale

Via del Quadraro, 102 / 00174 - Roma (Italia)

Copyright © 2000-2010 · Tutti i diritti riservati.

Organizzazione con sistema di gestione certificato UNI EN ISO 9001:2008 / CERMET n.6482 del 26/04/2007.

[Privacy Policy](#)

Source URL: <https://gjc.it/en/content/chip-e-ciop>

Links

- [1] <https://gjc.it/en/system/files/progetti/allegati/caa.pdf>
- [2] https://gjc.it/en/system/files/progetti/allegati/descrizione_tecnica_chip-ciop.pdf
- [3] https://gjc.it/en/system/files/progetti/allegati/specificatecnica_chip_e_ciop.pdf
- [4] <https://gjc.it/en/system/files/progetti/allegati/6.jpeg>
- [5] <https://gjc.it/en/system/files/progetti/allegati/5.jpeg>
- [6] <https://gjc.it/en/system/files/progetti/allegati/img-20190223-wa0008.jpg>
- [7] <https://gjc.it/en/system/files/progetti/allegati/img-20190306-wa0008.jpg>
- [8] <https://gjc.it/en/system/files/progetti/allegati/img-20190306-wa0009.jpg>
- [9] <https://gjc.it/en/system/files/progetti/allegati/img-20190306-wa0011.jpg>
- [10] <https://gjc.it/en/system/files/progetti/allegati/img-20190306-wa0012.jpg>
- [11] <https://gjc.it/en/system/files/progetti/allegati/img-20190306-wa0015.jpg>
- [12] <https://gjc.it/en/system/files/progetti/allegati/img-20190306-wa00271.jpeg>
- [13] <https://gjc.it/en/system/files/progetti/allegati/img-20190306-wa0010.jpg>

[14] <https://gjc.it/en/system/files/progetti/allegati/img-20190223-wa0017.jpg>